



## 採購規範書 小型射頻陣列PCB電路製作設計

◇ 目的/用途說明：

因應多軌道地面終端設備研發，委託進行小型射頻陣列PCB電路設計雛形實現與理論驗證。

◇ 規格/功能需求：

- 小型射頻陣列PCB Gerber 設計圖收發端各一份
- 交貨期：2025/09/30前交付

Capability/Feature	Specification
RF Frequency	Ku band
Antenna Element Numbers	Tx: 16 / Rx:16
TX BFIC & PA	EMTAR
RX BFIC & LNA	EMTAR
TX Frequency Range	13.75 - 14.50 GHz
RX Frequency Range	10.70 – 12.75 GHz

◇ 安裝/測試要求：

無

◇ 檢測/驗收標準：

如同用途說明與請購規格所示以逐點收。

◇ 交貨期：115年9月30日前

◇ 訓練：有 無

驗收合格後提供後續技術維護諮詢1年。保固期內提供必要之諮詢。提供至少1小時教育訓練。

教育訓練課程內容須至少包含以下項目：

項次	教育訓練課程內容	時數
(1)	小型射頻陣列 PCB 電路設計收/發電路 PCB Gerber 設計圖說明	1 小時



◇ 保固：有 無

◇ 廠商交付文件：有 無

■ 衛星通訊天線傳送端 PCB 電路設計圖 一份

■ 衛星通訊天線接收端 PCB 電路設計圖 一份

◇ 工作環境及安全衛生注意事項：有 無

如廢水廢氣排放處理、機儀設備應有防護措施(防護罩、高溫防護、液位監控、滲漏保護...)、  
壓力容器、升降設備法定程序、施工申請(動火、振動、噪音、高架作業、開挖、密閉室內  
作業、限制施工時段)

◇ 其他：有 無

◇ 廠商資格條件：有 無特別要求

廠商需具備下列設計能力：

電磁技術: 天線，電磁EMI/EMC干擾，SI/PI 訊號完整性，與散熱的完整方案

電磁技術完整方案

1. 建構天線3D模型
2. 建構電磁干擾模型
3. 建構電磁熱模型

◇ 付款方式：

開案後40%，驗收後60%