



採購規範書

品名：EF-VIVADO-ENTER-FL FPGA License 等

案號：A512004233

◇ 規格/功能需求：

■ 需求規格、數量

■ EF-VIVADO-ENTER-FL：(Vivado Professional / Enterprise)

License Types and Options

- **Standard / ML Standard Edition:** Requires no paid license key to support basic and ic and smaller device families.
- **Vivado Lab Edition:** Compact, standalone tool for programming and logic/serial IO al IO debugging that requires **no license key**.
- **Vivado Professional / Enterprise / Tiered Subscriptions:** Paid perpetual or subscription-based licensing models unlock full feature access and high-end device support. vice
- **Development Kit Vouchers:** AMD development kits include a **free one-year subscription** license voucher depending on the kit's device tier. AMD +5
subscription license voucher depending on the kit's device tier. AMD +5

■ 需求功能、效益(品質/數量/時間)

- 功能：需要1組可執行VP1902 FPGA的vivado license
- 數量：1組
- 時間：2026年10月09日前交付

■ 相關圖說規格：合法FPGA license之執行圖示

View License Status						
Certificate Based Licenses:						
License Name	Tools/IP	Expiration Date	Version Limit	License Type	Location	
Synthesis	Tools	Permanent	2027.06	Node-locked	/home/hc/Xilinx/2026.1.lic	
Vivado_Enterprise_Package	Tools	Permanent	2027.01	Node-locked	/home/hc/Xilinx/2026.1.lic	
Vivado_Enterprise_Package	Tools	Permanent	2027.06	Node-locked	/home/hc/Xilinx/2026.1.lic	
Vivado ML Enterprise Edition	Tools	Permanent	2027.01	Node-locked	/home/hc/Xilinx/2026.1.lic	
Vivado ML Enterprise Edition	Tools	Permanent	2027.06	Node-locked	/home/hc/Xilinx/2026.1.lic	
Vivado_Simulation	Tools	Permanent	2027.01	Node-locked	/home/hc/Xilinx/2026.1.lic	
Vivado_Simulation	Tools	Permanent	2027.06	Node-locked	/home/hc/Xilinx/2026.1.lic	
Vivado_Tier	Tools	Permanent	2027.01	Node-locked	/home/hc/Xilinx/2026.1.lic	
Vivado_Tier	Tools	Permanent	2027.06	Node-locked	/home/hc/Xilinx/2026.1.lic	
XPS	Tools	Permanent	2027.01	Node-locked	/home/hc/Xilinx/2026.1.lic	
XPS	Tools	Permanent	2027.06	Node-locked	/home/hc/Xilinx/2026.1.lic	

✧ 安裝/測試要求：

- 到貨後10日內完成EF-VIVADO-ENTER-FL功能測試。

✧ 檢測/驗收標準：

- 檢測方法、標準作業程序，規格功能效益驗收標準設定 (或依採購規範內容，逐項進行驗收)
 - 將vivado license file複製到指定位置，再以2025.2版vivado執行VP1902 FPGA的電路合成、佈局、繞線及bit stream generation，即可確認license是否適用。
- 是否進行出貨前檢驗、檢測項目為何? (檢測樣品/儀器/檢測費用由誰提供)
 - 費用廠商自付。

✧ 交貨期：115 年 10 月 09 日前

✧ 保固：■有 □無

- 保固期：驗收合格後提供免費保固 12 個月
- 保固方式/服務水準：上班時間內提供免費應用技術諮詢；72小時內回應修正設計瑕疵、修復故障電路的要求。

✧ 廠商交付文件：有

- 詳如附件簡報檔案